

Формирование импульсов большой длительности с малым временем восстановления на цифровых интегральных схемах

Матюшевский В. М., Олефир Г. И.

Белорусский национальный технический университет

Проектирование и моделирование времязадающих функциональных узлов в рамках курсового проектирования по аналоговой и цифровой схемотехнике позволяют студентам лучше усвоить особенности применения цифровых интегральных схем (ИС) в нестандартных режимах. В процессе работы обучающиеся знакомятся с особенностями работы логических элементов при большой длительности фронтов входных сигналов, осваивают методы расчета времязадающих цепей на пассивных элементах.

В докладе рассматривается формирователь импульсов [1] (рисунок), особенностью которого является «восстановление» (разряд) времязадающего конденсатора сразу после окончания выходного импульса независимо от длительности входного импульса.

