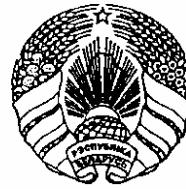


ОПИСАНИЕ ИЗОБРЕТЕНИЯ К ПАТЕНТУ

(12)

РЕСПУБЛИКА БЕЛАРУСЬ (19) BY (11) 7007



(13) C1

(46) 2005.06.30

(51)⁷ H 01L 35/28

НАЦИОНАЛЬНЫЙ ЦЕНТР
ИНТЕЛЛЕКТУАЛЬНОЙ
СОБСТВЕННОСТИ

(54)

СПОСОБ ИЗГОТОВЛЕНИЯ ПОЛУПРОВОДНИКОВОГО ТЕРМОЭЛЕМЕНТА

(21) Номер заявки: а 20020191

(22) 2002.03.05

(43) 2003.09.30

(71) Заявители: Белорусский национальный технический университет; Сычик Василий Андреевич (BY)

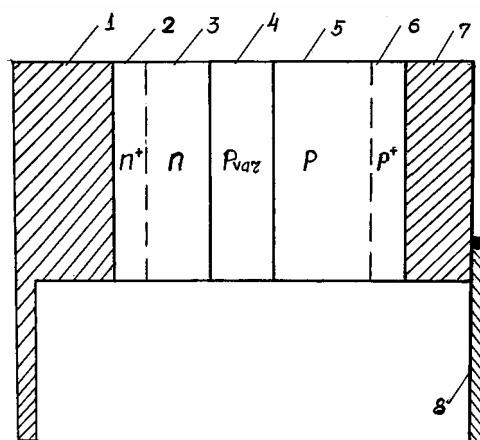
(72) Авторы: Сычик Василий Андреевич; Шумило Виктор Степанович; Шамкалович Владимир Иванович; Калантаева Татьяна Владимировна (BY)

(73) Патентообладатели: Белорусский национальный технический университет; Сычик Василий Андреевич (BY)

(56) US 5064476 A, 1991.
RU 2117362 C1, 1998.
RU 2173493 C2, 2001.
WO 94/283647 A1.
JP 63273466 A, 1988.
EP 0592044 A2, 1994.

(57)

Способ изготовления полупроводникового термоэлемента, включающий формирование n- и p-областей p-n-перехода и нанесение на его торцевые стороны омических контактов, отличающийся тем, что p-n-переход формируют в виде гетероперехода путем нанесения на металлическое основание с внешним выводом сильнолегированного n⁺-слоя из бинарного соединения An1B_m, наращивания на n⁺-слой n-слоя из узкозонного бинарного соединения An1B_m, нанесения на n-слой варизонного слоя соединения An_{1-x}An_{2-x}B_m с изменением параметра степени концентрации компонента в растворе x от 1 до 0 для снижения содержания компонента An1, наращивания на варизонном слое p-слоя из широкозонного бинарного соединения An2B_m, наращивания на p-слой сильнолегированного p⁺-слоя из бинарного соединения An2B_m; а на p⁺-слой наносят металлический слой, на котором формируют внешний вывод.



BY 7007 С1 2005.06.30

Изобретение относится к технологии формирования полупроводниковых термопреобразователей, функционирующих на эффекте Пельтье.

Известен способ изготовления полупроводникового термоэлемента [1], включающий операции нанесения на подложку из анизотропного материала чередующих элементов из полупроводниковых материалов n-типа и p-типа, на которых формируют омические контакты. Через соответствующие промежуточные элементы к омическим контактам присоединяют металлические выводы. Такой способ изготовления не позволяет создавать полупроводниковый термоэлемент на основе p-n переходов, который обладает малой температурой охлаждения.

Прототипом предлагаемого изобретения является способ формирования полупроводникового термоэлемента [2], который включает операции нанесения на ленту с проводящей полоской матрицы омических контактов, прикрепления матрицы контактов к изолирующей пластине, нанесения на p-области полупроводниковых p-n переходов омических контактов, формирования омических контактов на торцевых сторонах n-областей p-n переходов, прикрепления внешних выводов к омическим контактам p-n переходов.

Недостатками способа прототипа являются:

а) в структуре устройства данным методом формируется p-n переход, потенциальный барьер которого незначителен (десяти доли эВ), поэтому изготовленный таким методом полупроводниковый термоэлемент будет обладать невысокой температурой охлаждения;

б) сложная технология формирования омических контактов к p-n областям перехода, включающая операции изготовления ленты с проводящей пленкой, нанесения на эту пленку матрицы омических контактов, прикрепления омических контактов к изолирующей пластине и посадку изготовленного p-n перехода на эти контакты;

в) невысокая стабильность работы полупроводникового термоэлемента, поскольку формирование омических контактов к p- и n-областям перехода включает много операций с высокотемпературным нагревом, что также создает возможность внесения загрязнений в p- и n-области и ухудшения электрических свойств термоэлементов.

Техническим результатом изобретения является разработка способа получения полупроводникового термоэлемента на основе гетероперехода из бинарных соединений типа AnB_m , что позволит существенно увеличить рабочую температуру охлаждения полупроводникового термоэлемента и повысить стабильность его работы.

Поставленная задача достигается тем, что в способе изготовления полупроводникового термоэлемента, включающем формирование n- и p-областей p-n перехода и нанесение на его торцевые стороны омических контактов, - и p-n переход формируют в виде гетероперехода путем нанесения на металлическое основание с нешим выводом сильнолегированного n⁺-слоя из бинарного соединения $An1B_m$, наращивания на n⁺-слое n-слоя узкозонного бинарного соединения $An1_xAn2_{1-x}B_m$ с изменением параметра степени концентрации компонента в растворе x от 1 до 0 для снижения содержания компонента An1, наращивания на p-слой сильнолегированного p⁺-слоя из бинарного соединения $An2B_m$, а на p⁺-слой наносят металлический слой, на котором формируют внешний вывод.

Температура охлаждения полупроводникового термоэлемента на основе кремниевого p-n перехода, полученного способом-прототипом, не превышает -10 °C, а температура термоэлемента, на основе бинарных соединений AnB_m , полученного предлагаемым способом, превышает -20 °C, причем существенно улучшается стабильность работы термоэлемента.

Технология изготовления полупроводникового термоэлемента.

На заданный участок металлического основания, являющегося нижним электродом полупроводникового термоэлемента, методом эпитаксии из газовой фазы или молекулярно-лучевой эпитаксии наносят сильнолегированный n⁺-слой n-области гетероперехода из бинарного соединения AnB_m - узкозонного полупроводника. При формировании n⁺-слоя молекулярно-лучевой эпитаксией температура нагрева металлического основания составляет 300...400 °C, а средняя скорость его наращивания с одновременным легированием

BY 7007 С1 2005.06.30

донорной примесью до концентрации $Nd \cong 10^{20} \text{ см}^{-3}$ составляет $V = 10 \dots 18 \text{ \AA/c}$. Затем после формирования n^+ -слоя заданной толщины ($0,2 \dots 0,4 \text{ мкм}$) снижают плотность потока легирующей примеси и наращивают оставшуюся n -область гетероперехода из бинарного соединения An_1B_m , которая легирована донорной примесью с концентрацией $Nd \cong (3 \dots 8) \cdot 10^{18} \text{ см}^{-3}$.

На n -области из бинарного соединения An_1B_m формируют варизонный слой $An_{1-x}An_{2-x}B_m$ посредством эпитаксии из газовой фазы или молекулярно-лучевой эпитаксией. Например, если n -область гетероперехода выполнена из узкозонного бинарного соединения $InAs$, а p -область гетероперехода выполнена из широкозонного бинарного соединения $GaAs$, то варизонный слой реализуется структурой $In_xGa_{1-x}As$, где x - параметр степени концентрации компонента в растворе, путем монотонного снижения интенсивности потока компонента An_1 от максимального значения до нуля и монотонного повышения интенсивности потока компонента An_2 от нуля до максимального значения. Параметр x изменяется от 1 до нуля. Режим формирования варизонного слоя $An_{1-x}An_{2-x}B_m$ из бинарного соединения молекулярно-лучевой эпитаксией: температура нагрева n -области составляла $300 \dots 400 \text{ }^\circ\text{C}$, средняя скорость наращивания варизонного слоя $V \cong 5 \dots 15 \text{ \AA/c}$. Варизонный слой в процессе формирования акцепторной примесью с концентрацией $Na = 10^{14} \dots 10^{15} \text{ см}^{-3}$. Этот слой является промежуточным между n - и p -областями $n-p$ гетероперехода, он обеспечивает соответствие в постоянных решеток p - и n -областей, а также плавность и непрерывность изменения ширины запрещенной зоны Eg от значения Eg_1 узкозонного полупроводника n -типа до значения Eg_2 широкозонного полупроводника p -типа, то есть исключается появление разрывов валентной зоны и зоны проводимости и потенциальных барьеров для переноса электронов через гетеропереход.

Наносят на сформированный варизонный слой $An_{1-x}An_{2-x}B_m$ посредством эпитаксии из газовой фазы или молекулярно-лучевой эпитаксии слой акцепторного полупроводника, то есть p -область гетероперехода из бинарного соединения An_2B_m , который легируется в процессе роста акцепторной примесью с концентрацией $Na \cong 10^{16} \dots 10^{17} \text{ см}^{-3}$. Режим формирования p -области гетероперехода молекулярно-лучевой эпитаксией: температура нагрева металлического основания $300 \dots 400 \text{ }^\circ\text{C}$, средняя скорость наращивания слоя $V \cong 15 \dots 18 \text{ \AA/c}$.

Нарашивают на p -области гетероперехода сильнолегированный p^+ -слой бинарного соединения An_2B_m толщиной $0,1 \dots 0,3 \text{ мкм}$ путем повышения плотности потока акцепторной примеси до получения в p^+ -слое концентрации акцепторной примеси $Na \cong 10^{20} \text{ см}^{-3}$.

Наносят на сформированный сильнолегированный p^+ -слой p -области гетероперехода ионно-плазменным или электронно-лучевым распылением металлический слой, являющийся омическим контактом к p^+ -слою. Осуществляют термоотжиг нанесенного металлического слоя в инертной среде в течение 10-15 мин при температуре $250 \dots 300 \text{ }^\circ\text{C}$.

Завершающей операцией изготовления полупроводникового термоэлемента является прикрепление к сформированному металлическому слою омического контакта внешнего электрического вывода.

Пример.

Изготовление полупроводникового термоэлемента типа $nInAs-p_{var}In_xGa_{1-x}As-pGaAs$ предлагаемым способом осуществляют на установке молекулярно-лучевой эпитаксии в соответствии с представленным на чертеже (фигура).

1. На алюминиевом основании 1 размеров $5 \times 5 \text{ мм}$ с внешним выводом и приготовленной путем шлифовки, полировки, обезжикивания рабочей поверхностью наносят электронно-лучевым испарением слой теллура толщиной $0,01 \dots 0,03 \text{ мкм}$ при температуре алюминиевого основания $1 \text{ }300 \text{ }^\circ\text{C}$.

2. На алюминиевую подложку с подслоем теллура молекулярно-лучевой эпитаксией из двух источников наносят сильнолегированный n^+ -слой 2 арсенида индия толщиной $0,2 \text{ мкм}$ при температуре алюминиевого основания $1 \text{ }350 \text{ }^\circ\text{C}$. Скорость наращивания n^+ -слоя 2 под-

BY 7007 С1 2005.06.30

держивают равной 15 Å/с, при этом легирующей примесью является селен, а ее концентрацию в n⁺-слое 2 обеспечивают на уровне 10²⁰ см⁻³.

3. Снижая плотность потока испаряемого селена, наращивают в едином цикле молекулярно-лучевой эпитаксией n-область 3 гетероперехода - термоэлектрического преобразователя, то есть слой арсенида индия легированного селеном с концентрацией донорной примеси Nd = 5·10¹⁸ см⁻³ толщиной 0,5 мкм. Ширина запрещенной зоны InAs Eg₁ = 0,36 эВ.

4. Наносят на n-область 3 посредством молекулярно-лучевой эпитаксии из трех источников варизонный p_{var}-слой 4 состава In_xGa_{1-x}As. Формирование p_{var}-слоя 4 осуществляют при температуре алюминиевого основания 1 350 °С и скорости наращивания 10 Å/с. Слой 4 легируют кадмием-акцепторной примесью в процессе роста до концентрации Na ≈ 10¹⁵ см⁻³, его толщина 0,3 мкм. Ширина запрещенной зоны p_{var}-слоя 4 изменяется от 0,36 эВ до 1,43 эВ.

5. Посредством молекулярно-лучевой эпитаксии наносят на сформированный варизонный слой 4 p-область 5 гетероперехода из бинарного соединения GaAs толщиной 3 мкм. Процесс осуществляют из двух источников при температуре алюминиевого основания 1 350 °С со средней скоростью 15 Å/с. В процессе наращивания p-области 5 ее легируют акцепторной примесью-кадмием с концентрацией Na ≈ 5·10¹⁶ см⁻³. Ширина запрещенной зоны p-области из GaAs Eg₂ = 1,43 эВ.

6. Формируют на p-области 5 сильнолегированный p⁺-слой 6 молекулярно-лучевой эпитаксией путем повышения интенсивности потока легирующей примеси - кадмия. Температуру нагрева алюминиевого основания 1 поддерживают 350 °С, скорость наращивания 15 Å/с, а концентрацию p⁺-слоя 6 обеспечивают на уровне Na ≈ 10²⁰ см⁻³. Толщина сформированного p⁺-слоя 6 составляет 0,2 мкм.

7. Наносят на сформированный p⁺-слой 6 электронно-лучевым испарением при температуре алюминиевого основания 1 250 °С последовательно подслой теллура толщиной 0,02 мкм, слой алюминия толщиной 1 мкм и слой никеля толщиной 0,5 мкм. Средняя скорость наращивания металлических слоев 60 Å/с.

8. Осуществляют термоотжиг нанесенного металлического слоя 7 типа теллур-алюминий-никель в среде аргона в течение 15 мин при температуре 250 °С.

9. Методом пайки или термокомпрессионной сварки присоединяют к металлическому слою 7 внешний медный или алюминиевый вывод 8.

Изготовленный предложенным способом полупроводниковый термоэлемент на основе бинарных соединений AnB_m, представляющий гетеропереход типа nInAs-p_{var}In_xGa_{1-x}As-pGaAs размером рабочей поверхности 5×5 мм обладает следующими параметрами: напряжение питания 1,5...5 В; рабочий ток I₀ = 0,25 А; предельная температура охлаждения поверхности термоэлемента - 24 °С.

Технико-экономические преимущества полупроводникового термоэлемента, полученного предлагаемым способом в сравнении с базовым устройством, полученным способом-прототипом:

1. Более чем в 2 раза возрастает предельная температура охлаждения поверхности термоэлемента.

2. Более чем в 3 раза повышается стабильность работы полупроводникового термоэлемента.

Источники информации:

1. Патент США 5022928, МПК Н 01L 35/28, 1993.
2. Патент США 5064476, МПК Н 01L 35/34, 1993.